



News Release

2021年11月18日
ASTRODESIGN, Inc.

发售支持 JPEG XS 的 IP 网关 CD-5550 以及 用于 FPGA 的 IP (Intellectual Property) 核

ASTRODESIGN, Inc. (总公司: 东京都大田区。总裁: 铃木茂昭。以下简称 ASTRODESIGN) 发售支持 JPEG XS 压缩格式并通过 IP 传输信号的 IP 网关 CD-5550。此外, ASTRODESIGN 与 Fraunhofer IIS 合作, 将用于 FPGA 中 JPEG XS 编解码的 IP 核产品化, 接受 IP 核的开发业务。



近年来, 随着视频的超高清化, 分辨率、比特深度、帧率、色域以及亮度的增加, 数据量也在增加。使用 IP 传输高分辨率图像时, 出现庞大的数据量挤占网络、构建稳定传输系统需要高额成本等问题。使用 MPEG 格式的 H.265 或者 MPEG-H HEVC 时, 会出现压缩效率高但是图像质量恶化以及延迟严重等问题。JPEG XS 解决了这些问题, 实现了数据损失少且编解码延迟低的超低延迟传输。

CD-5550 是一款 IP 网关, 将 SDI 输入的 4K/8K 视频通过 JPEG XS 编码, 打包成 RTP, 通过 IP 发送信号, 并从接收的 IP RTP 中提取 JPEG XS 数据, 将解码后的视频通过 SDI 输出。可广泛应用于现场取景、远程制作以及医学类学术会议等的视频传输。

同时, 我们也接受使用 JPEG XS FPGA IP 核的模组板卡以及产品 (摄像机、录像机) 的开发业务。

CD-5550 主要功能

- 支持 JPEG XS 压缩
 - 数据损失少、低延迟
 - 压缩率 1/5 ~ 1/16 [8K/60p 时约 8Gbps ~ 2.5Gbps]
- 支持 8K/60p、4K/120p
- 12G-SDI×4 输入输出 (可切换编码模式和解码模式)
- 搭载 10GbEX2 (支持 SFP+ 无线电收发两用机)
- 支持 SMPTE ST 2110 规格
 - 支持 SMPTE ST 2110-21 /-22/-30/-40
 - 支持 SMPTE ST 2059-1/-2, 可应用到 Best Master Clock
 - 通过 SMPTE 2022-7(Hitless), 实现线路冗余。
 - 支持 LLDP/DHCP/DNS/NMOS/SDP, 实现自动化设定操作。
- 支持 IPv4 组播

产品信息

IP 网关 CD-5550

用于 JPEG XS FPGA 的 IP 核

<https://www.astrodesign.co.jp/chinese/product/cd-5550>

https://www.astrodesign.co.jp/chinese/product/jpegxs_fpga_ipcore

型号	发售日期
IP 网关 CD-5550	2022 年 3 月
用于 JPEG XS FPGA 的 IP 核	2022 年 3 月

以上

ASTRODESIGN, Inc.

基于超高清成像技术和实时高速数字信号处理技术，我们在以 8K 为首的映像领域研发了多种先进硬件及软件产品。我们将继续为广播业界和显示屏界等视频行业提供独一无二的优秀产品。

【产品咨询】

〒145-0066 東京都大田区南雪谷 1-5-2

ASTRODESIGN, Inc. 营业部 中国市场担当

总公司（销售部）

TEL:+81-(0)3-5734-6301 FAX:+81-(0)3-5734-6102

<https://www.astrodesign.co.jp/chinese/contact.html>

e-mail: astro-china@astrodesign.co.jp