

HDMI 300MHz プログラマブルビデオ信号発生器 VG-873/874



新機能

HDMI TMDs Clock 300MHz に対応

- 4K×2K/24p, 30p 対応
- Frame Packing 1080p/60Hz 他各種3D方式に対応

HDMI 16bit 映像出力が可能 (Dot Clockに制限あり)

HDMIに標準対応

- HEC (Ethernet Channel) の通信確認 (送受信) 可能
- ARC (Audio Return Channel) の音声信号確認が可能

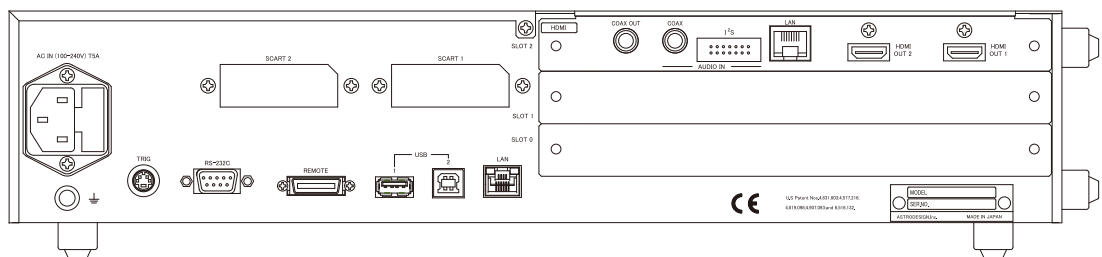
HDMI 300MHz出力を標準装備し、用途に応じてビデオインターフェースを追加することができます。(最大2スロット)

ユニット名	出力端子	ユニット名	出力端子
4K×2K ユニット	DVI-I (Dual Link) × 2	LVDS ユニット	LVDS × 4
4K×2K ユニット	DVI-I (Single Link) × 4	Parallel ユニット	Parallel × 2
V-by-One HS ユニット	2ch (1chで4Laneまで対応)	PC Analog ユニット	BNC, D-Sub, DVI-I
DisplayPort ユニット	DisplayPort × 2	TV Encoder ユニット	BNC, S端子, Composite, D端子, D-Sub, SCART × 2
SDI ユニット	BNC × 4		
DVI ユニット	DVI-I × 2		

HDMI 300MHz 出力仕様

HDMI 映像出力	規格	HDMI Ver1.4a CEA-861-D	
	出力数	2 channels	
	Dot Clock	8bit	25 to 300MHz
		10bit	25 to 240MHz
		12bit	25 to 200MHz
		(16bit)	(25 to 150MHz)
	TMDS clock	MAX 300MHz	
	Video Format	RGB, YCbCr 4:4:4/4:2:2	
ビット幅	8, 10, 12, 16 bits (RGB, YCbCr 4:4:4) 8, 10, 12 bits (YCbCr 4:2:2)		
HDCP	Ver1.2		
HDMI 音声出力	チャンネル数	8 channels	
	サンプリング周波数	32, 44.1, 48, 88.2, 96, 176.4, 192KHz	
	分解能	16, 20, 24 bits	
	周波数	20 to 24KHz (20Hz unit)	
	Format	Linear PCM, Non linear PCM, DSD	
音声	出力	HDMI, Coaxial (for ARC testing)	
	入力	Coaxial, I2S	

背面図



※) 本カタログに記載の仕様、外形などは改良の為予告なく変更する場合があります